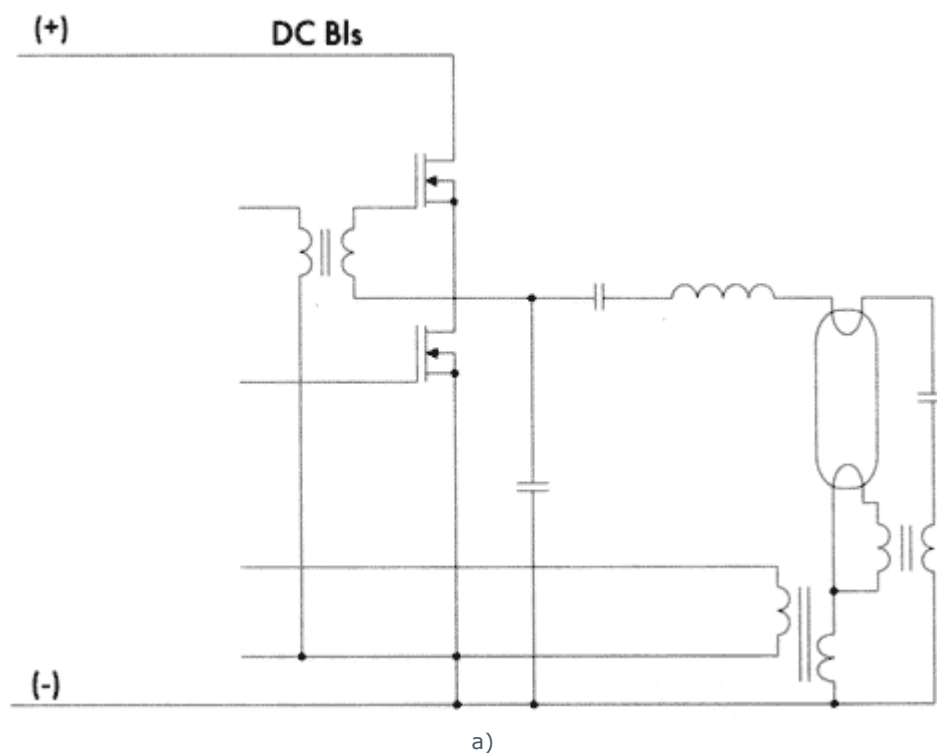


IR2159, IR21591 — прецизионные контроллеры диммеров нового поколения

Введение

Наряду с потребностью в современных электронных балластах для ламп с постоянной мощностью в последние годы растет спрос и расширяется область применения диммеров — электронных балластов для ламп с регулируемой мощностью, прежде всего для управления флуоресцентными лампами. Как и электронные балласты, диммеры объединяют в себе узлы, предназначенные для фильтрации электромагнитных помех, генерируемых балластом, выпрямления сети, коррекции коэффициента мощности для входного синусоидального тока, блокировки работы при пониженном напряжении и защиты от аварийных ситуаций, управления полумостовым каскадом на ключевых элементах, выходной каскад управления лампой. Они должны обеспечивать гибкое управление сменой режимов предварительного подогрева, поджига и запуска рабочего режима. Помимо этого, диммеры содержат узлы контроля мощности, излучаемой лампой, узлы формирования управляющих сигналов по рассогласованию между заданной и реальной мощностью на лампе и должны обеспечивать регулирование мощности в широких пределах.

Широкое внедрение диммеров до последнего времени сдерживалось вследствие сложной схемотехники, повышенных габаритов и цены, недостаточной точности регулирования и помехоустойчивости. В большинстве случаев для контроля мощности, излучаемой лампой, использовалась схема, представленная на рис. 1а. Этот метод основан на контроле тока лампы. Для его реализации необходимо использовать трансформаторы тока, которые обеспечивают изоляцию тока лампы от тока нити накала.



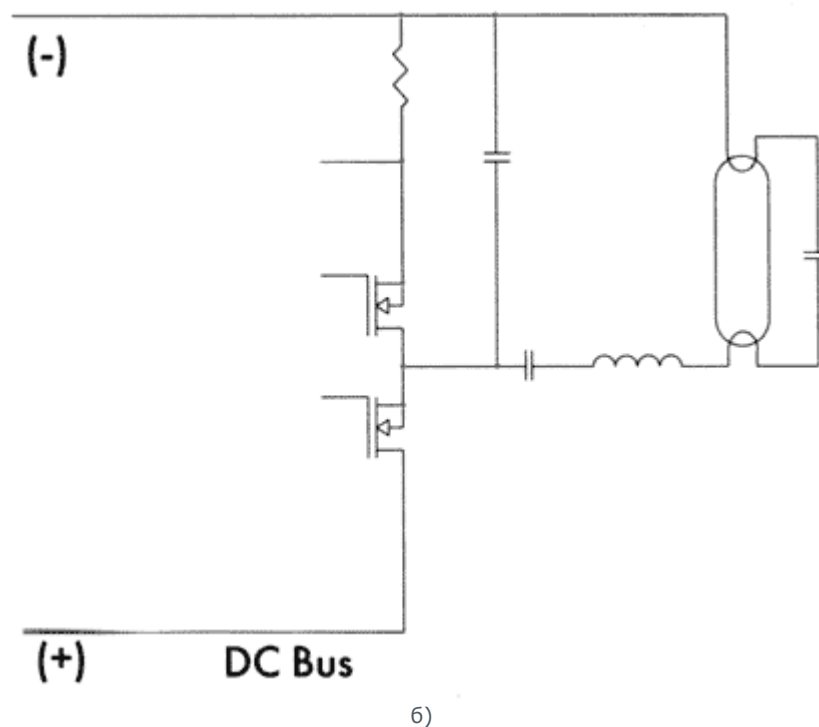


Рис. 1. Схемы выходных диммеров с контролем тока (а) и фазовым управлением (б)

Другой возможной схемой управления является схема, представленная на рис. 1б. Она основана на фазовом методе управления мощностью. Для его реализации используется резистор в цепи нижнего ключа полумоста для определения момента перехода тока через нулевое значение и вычисления разности фаз между током и напряжением питания.

Регулирование мощности излучения лампы обеспечивается сдвигом фазы тока относительно фазы напряжения. В этом случае, по сравнению с балластами для ламп с постоянной мощностью рассеивания, в диммере присутствует всего один новый малогабаритный элемент — последовательный резистор. Таким образом, появляется возможность не только уменьшить габариты балласта, но и максимально унифицировать их печатные платы.

Несмотря на такие преимущества фазового метода управления, как широкий диапазон, высокая линейность и помехоустойчивость управления, простота реализации выходного каскада, его использование в диммерах сдерживалась из-за отсутствия эффективной схемотехнической реализации его в интегральных схемах.

Используя большой опыт своих разработок высоковольтных интегральных драйверов и контроллеров электронных балластов, компания International Rectifier разработала ИС контроллеров диммеров IR2159 и IR21591, реализующих фазовый метод управления. Благодаря высокой точности, широким функциональным возможностям, развитым функциям защиты, простоте реализации балласта их внедрение открывает возможности создания диммеров, предназначенных для решения широкого круга задач — от регулирования мощности в сравнительно простых светильниках до прецизионного регулирования мощности с высокой точностью и в широком диапазоне в лампах для специальных устройств.

По итогам конкурса, проведенного журналом EDN, ИС IR2159 была признана лучшей силовой микросхемой 1999 года.

1. Фазовый метод димминга

Для пояснения метода фазового управления можно использовать упрощенную модель выходного каскада (рис. 2). Нити лампы заменены резисторами R1-R4, а лампа — резистором Rlamp.

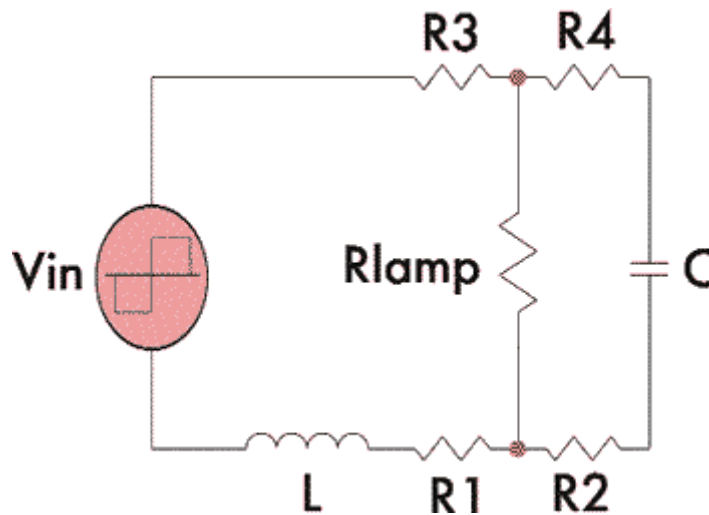


Рис. 2. Модель выходного каскада

Во время режима подогрева и предварительного поджига выходной каскад представляет собой последовательное соединение L и C. Он является колебательным контуром с высокой добротностью Q и быстрым характером изменения фазы от +90 до -90 градусов в районе резонансной частоты (рис. 3). Для рабочих частот, лежащих выше частоты резонанса, фаза зафиксирована на уровне -90 градусов.

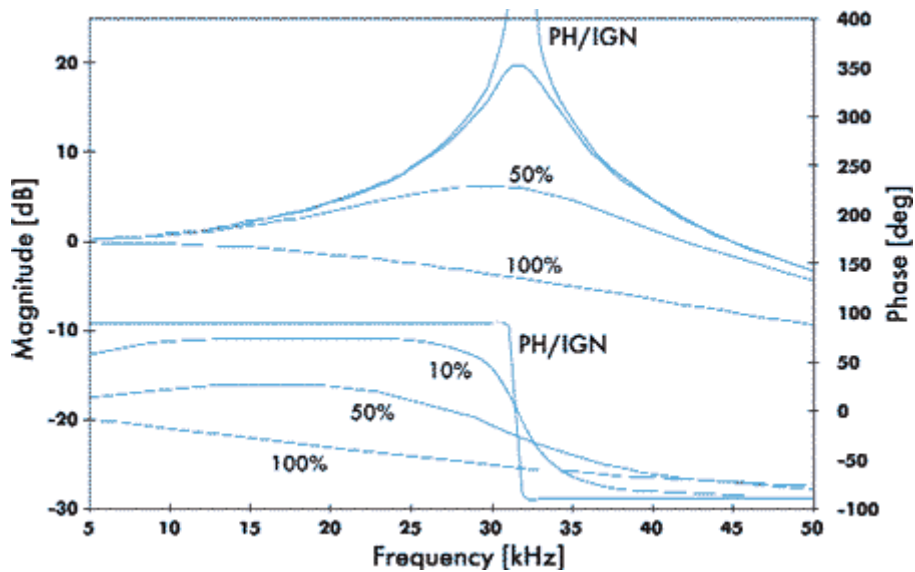


Рис. 3. Амплитудо- и фазочастотная характеристики выходного каскада

В режиме димминга контур представляет собой последовательное соединение L с параллельно соединенными R и C. В этом режиме фазовая задержка имеет небольшую отрицательную величину при большой мощности, рассеиваемой лампой, и большую отрицательную величину при малой мощности.

В общем случае входной ток сдвинут на -90 градусов по отношению ко входному напряжению полумоста во время подогрева и поджига (рис. 4).

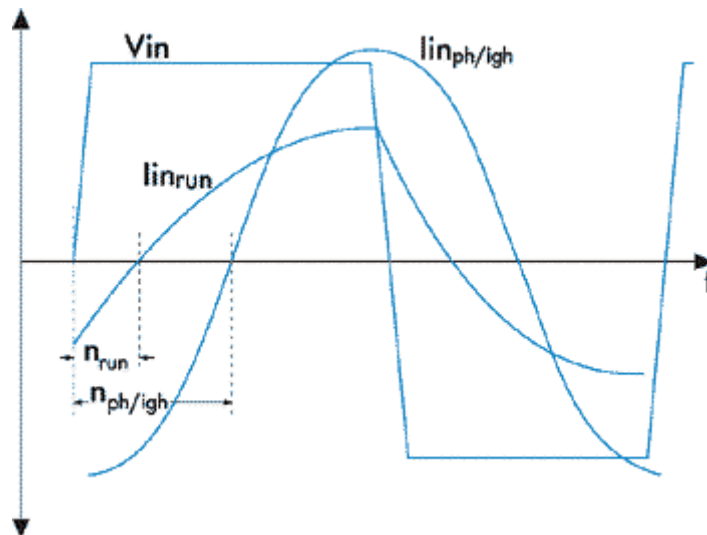


Рис. 4. Типовые графики для выходного каскада на различных рабочих точках

В режиме запуска сдвиг фазы находится в диапазоне от 0 до -90 градусов. Нулевой сдвиг фаз соответствует максимальной мощности на лампе.

Упрощенной модели на рис. 2 соответствует передаточная функция (1):

$$\frac{I_{in}(s)}{V_{in}(s)} = \frac{1 + (R_{Lamp} + R_2 + R_4)Cs}{(sL + R_{Lamp} + R_1 + R_3)[1 + (R_{Lamp} + R_2 + R_4)Cs] - R_{Lamp}^2 Cs}$$

В перечисленных режимах сопротивления нитей несущественны по сравнению с сопротивлением лампы.

Фазовая характеристика имеет вид (2)

$$\varphi = \frac{360}{2\pi} \text{ctg} \left[\left(\frac{V_{\%}^2}{2P_{\%}} C - \frac{2P_{\%}}{V_{\%}^2} L \right) 2\pi f_{\%} - 4 \frac{V_{\%}^2}{P_{\%}} LC^2 \pi^3 f_{\%}^3 \right]$$

где:

L — индуктивность выходного каскада [Гн];
C — емкость выходного каскада [Ф];
P% — мощность на лампе [Вт];
V% — амплитуда напряжения, соответствующая мощности на лампе в данный момент [В];
f% — частота, соответствующая мощности на лампе в данный момент [Гц].

Частота для каждого значения мощности, рассеиваемой на лампе, может быть определена из передаточной функции для выходного каскада (отношение выходного напряжения ко входному) как (3)

$$f_{\%} = \frac{1}{2\pi} \sqrt{\frac{1}{LC} - 2 \left(\frac{P_{\%}}{CV_{\%}^2} \right)^2} + \sqrt{\left[\frac{1}{LC} - 2 \left(\frac{P_{\%}}{CV_{\%}^2} \right)^2 \right]^2 - 4 \frac{1 - \left(\frac{4V_{in}}{V_{\%}\pi} \right)^2}{L^2 C^2}}$$

Если изобразить график для фазы как функции мощности рассеивания на лампе на основе соотношения (2), то результатом будет линейная характеристика димминга (рис. 5), справедливая даже для очень малых значений мощности, когда сопротивление лампы может изменяться на

порядки. Это соотношение между фазой входного тока и мощностью запуска на лампе характерно для управления диммингом с обратной связью.

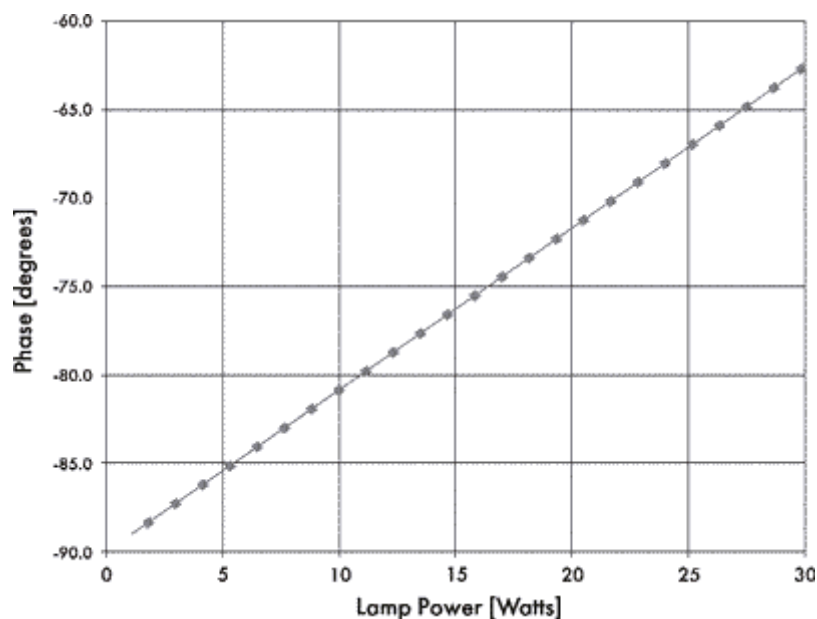


Рис. 5. Зависимость мощности на лампе от фазы тока выходного каскада

Главное преимущество замкнутого управления диммингом состоит в обеспечении надежного отслеживания управляющего сигнала при воздействии шумов. При традиционном замкнутом фазовом методе управления сигнал обратной связи по частоте сравнивается с сигналом задающей частоты, и разница подается на вход генератора, управляемого напряжением (ГУН). ГУН перестраивает частоту до тех пор, пока разница между задающей и реальной частотами не станет равной нулю. Для управления флуоресцентной лампой в эту цепь необходимо дополнительно вставить выходной каскад между выходом ГУН и устройством сравнения (на рис. 6 обозначены ГУН-VCO, выходной каскад — Output Stage). Рассогласование между требуемой фазой и фазой выходного каскада заставляет ГУН изменять в нужном направлении частоту, определяемую передаточной функцией так, чтобы это рассогласование стремилось к нулю.

При достижении желаемого результата фазовый детектор (PDET) вырабатывает только короткие импульсы, которые заставляют интегратор на входе ГУН удерживать фазу тока выходного каскада в точности, равной заданной.

Структурная схема на рис. 6 содержит два интегратора. Первый из них присутствует, поскольку фаза является интегралом по времени от частоты, а второй является интегратором фильтра импульсов рассогласования. Коэффициент усиления разомкнутого контура падает при росте частоты с коэффициентом 20 дБ/декаду до собственной частоты фильтра и с коэффициентом 40 дБ/декаду выше этой частоты. Поскольку коэффициент усиления КЗ выходного каскада зависит от мощности излучения лампы, во всем диапазоне димминга должны быть проверены диапазоны изменения усиления и фазы.

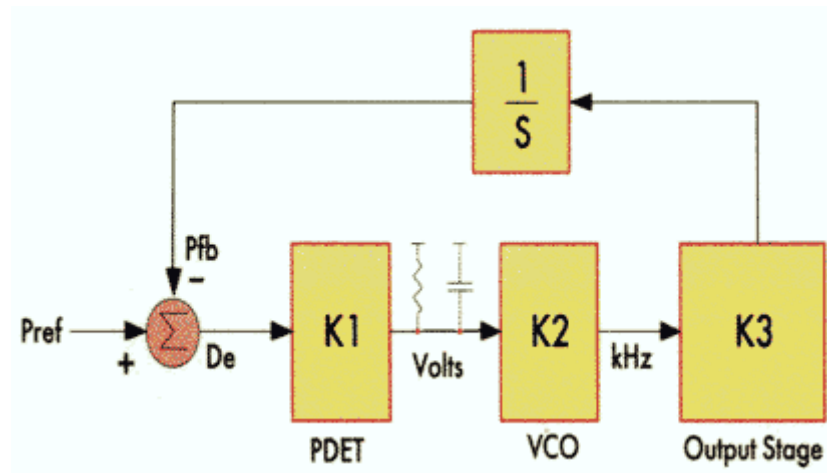


Рис. 6. Структурная схема контура фазового управления

При рассмотренном подходе, следовательно, не контролируются ни ток, ни напряжение на лампе. Таким образом, контур управления нечувствителен ко всем отрицательным явлениям на лампе, связанным с характером изменения ее сопротивления.

2. Требования к лампе в режиме димминга

Для балластов с нерегулируемой мощностью излучения лампы набор требований к последней включает в себя ток подогрева, максимально возможное напряжение во время подогрева, минимальное напряжение, необходимое для поджига, и мощность запуска. Индуктивность и емкость выходного каскада при заданном входном напряжении должны быть выбраны так, чтобы удовлетворялись все эти требования.

Для обеспечения димминга нити лампы должны быть подогреты до нужной температуры эмиссии для предотвращения погасания лампы. Чрезмерный подогрев может вызвать преждевременное почернение и сокращение срока службы лампы. В этом случае выбор величин L и C включает проверку тока нити при каждом уровне мощности для обеспечения правильного подогрева. Величина тока нити связана с величиной конденсатора соотношением (4)

$$I_{fil\%} = \frac{V_{\%} 2\pi f_{\%} C}{\sqrt{2}}$$

Со снижением мощности напряжение на лампе вначале растет, достигая максимума при 20 % мощности (это связано с особенностями импеданса лампы), а затем снова уменьшается (рис. 7).

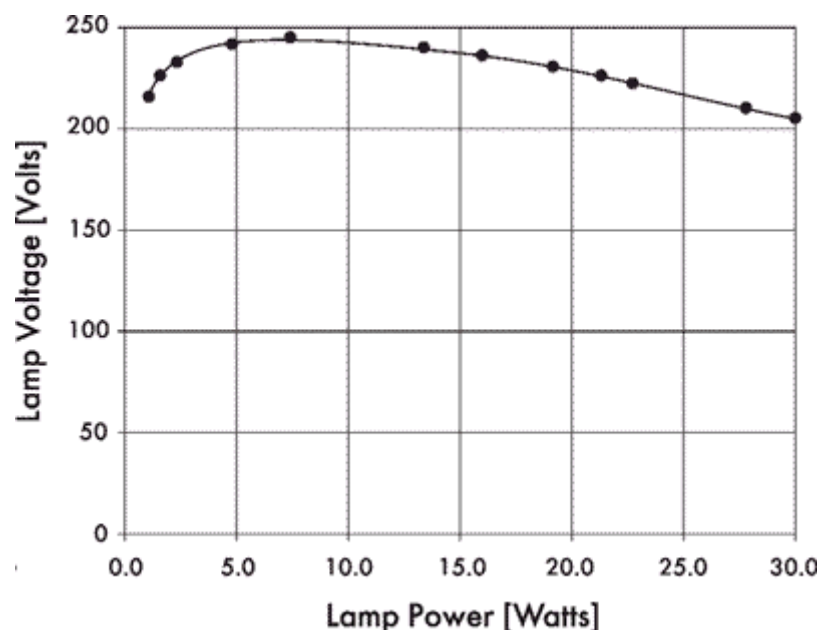


Рис. 7. Зависимость напряжения на лампе от мощности лампы типа T8/32 Вт при работе на высокой частоте

Поскольку ток подогрева растет с увеличением частоты и напряжения, его надо проверять для каждого уровня мощности, ориентируясь на максимальное значение напряжения, чтобы избежать перегрева нити. Поскольку изготовители ламп не приводят значения максимального напряжения на лампе при регулировании мощности, эту величину необходимо определять экспериментально для выбранного типа лампы при проектировании диммера.

3. Описание

ИС IR2159 и IR21591 являются функционально законченными программируемыми контроллерами диммеров флуоресцентных ламп любого типа и мощности, полностью отвечающим всем современным требованиям по обеспечению надежной работы и удобству эксплуатации, а также по защите ламп и самого балласта. Отличие этих ИС состоит только в быстродействии: IR21591 способна работать на более высоких частотах.

В этих ИС реализован бестрансформаторный фазовый метод контроля и управления мощностью излучения лампы, что позволяет максимально унифицировать конструкции диммеров с конструкцией балластов на базе ИС IR21571 для ламп с постоянной мощностью. Конструкция контроллеров позволяет автоматически выполнять необходимую временную последовательность режимов работы— старт, предварительный подогрев, поджиг, программируемый переходной режим от поджига к диммингу и димминг. Развитые функции защиты от работы при низком напряжении сети, отсутствия поджига лампы, повреждения нити лампы, погасания лампы, ее отсутствия, перегрева и возможность авторестарта обеспечивают высокую надежность функционирования диммеров. Центральным узлом ИС является управляемый напряжением генератор с возможностью внешнего программирования частоты.

По сравнению с приборами, представленными на рынке, IR2159 и IR21591 обладают целым рядом преимуществ, таких как:

- объединение в ИС функций контроллера и драйвера полумоста;
- бестрансформаторный метод контроля мощности лампы;
- управление с обратной связью;
- управление с обратной связью током подогрева;
- программируемое время подогрева;
- программируемый ток подогрева;
- программируемое время перехода от поджига к диммингу;
- высокая линейность регулирования мощности лампы;
- диапазон регулирования мощности, излучаемой лампой, от 1 % до максимума;

- устойчивый поджиг и переход в димминг при любом уровне мощности рассеивания на лампе;
- программируемые установки минимальной и максимальной мощности лампы для исключения возможных аварийных ситуаций при потере управляющего сигнала;
- высокая помехоустойчивость за счет бланкирования шумов переключения;
- полная защита лампы и электронного балласта.

Программирование ИС осуществляется при помощи выбора номиналов навесных элементов. ИС IR2159/IR21591 выпускаются в пластмассовых 16-выводных DIP и узких планарных корпусах. Расположение выводов представлено на рис. 8, а назначение — в табл. 3.

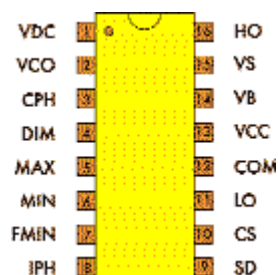


Рис. 8

Таблица 3

№ вывода	Обозначение	Назначение вывода
1	VDC	Вход контроля шины постоянного тока
2	VCO	Вход генератора управляемого напряжением
3	CPH	Цепь времязадающего конденсатора подогрева
4	DIM	Вход управления диммингом (0,5-5В0
5	MAX	Установка максимальной мощности на лампе
6	MIN	Установка минимальной мощности на лампе
7	FMIN	Установка минимальной частоты
8	IPH	Эталонное значение пикового тока подогрева
9	SD	Вход выключения
10	CS	Вход контроля тока
11	LQ	Выход драйвера нижнего уровня
12	COM	Силовая и сигнальная общие точки ИС
13	VCC	Питание логики и драйвера нижнего уровня
14	VB	Плавающее питание драйвера верхнего уровня
15	VS	Общая высоковольтного плавающего питания
16	HO	Выход драйвера верхнего уровня

4. Технические характеристики. Абсолютные максимальные значения

	Параметр	Min.	Max.	Ед. изм.
Vb	Плавающее напряжение питания верхнего уровня	-0,3	625	В
Vs	Плавающее напряжение смещения верхнего уровня	Vb-25	Vb+25	В
Vho	Плавающее напряжение выхода верхнего уровня	Vs-0,3	Vb+0,3	В
Vio	Плавающее напряжение выхода нижнего уровня	-0,3	Vcc+0,3	В
Iomax	Максимально допустимый выходной ток (на том или другом выходе) с учетом емкости Миллера МОП ПТ	-500	500	mA
Vvco	Напряжение на входе ГУН	-0,3	6	В
Icph	Ток на выходе CPH	-5	5	mA

V _{iph}	Напряжение на входе IPH	-0,3	5,5	B
V _{dim}	Напряжение на входе управления диммигом	-0,3	5,5	B
V _{max}	Установка максимально допустимого входного напряжения	-0,3	5,5	B
V _{min}	Установка минимально допустимого входного напряжения	-0,3	5,5	B
	Напряжение на входе токовой ОС			
V _{cs}	Ток на входе выключения	-0,3	5,5	B
I _{sd}	Ток питания (замечание 1)	-5	5	mA
dV/dt	Допустимая скорость изменения напряжения смещения	-50	50	B/мс
P _d	Мощность, рассеиваемая корпусом при внешней температуре +25 °C (16-выводной DIP)	-	1,6	Вт
P _d	Мощность, рассеиваемая корпусом при внешней температуре +25 °C (16-выводной SOIC)	-	1,25	Вт
R _{th ja}	Тепловое сопротивление переход/среда, DIP-16	-	75	°C/Вт
R _{th ja}	Тепловое сопротивление переход/среда, SOIC-16	-	100	°C/Вт
T _j	Температура перехода	-55	150	°C
T _s	Температура хранения	-55	150	°C
T _l	Температура (припоя, 10 с)	-	300	°C

Замечание. Эта ИС содержит диод Зенера между выводами VCC и COM с номинальным пробивным напряжением 15,6 В. Примите к сведению, что этот вывод источника не должен управляться источником питания постоянного тока с низким импедансом с напряжением больше чем VCLAMP, заданном в разделе Электрические характеристики.

Таблица. Рекомендуемые условия эксплуатации.

	Параметр	Min.	Max.	Ед. изм.
Обозначение	Определение			
V _{bs}	Плавающее напряжение питания верхнего уровня	V _{cc} -0,7	VCLAMP	B
V _s	Напряжение смещения источника верхнего уровня в устойчивом состоянии	-1	600	B
V _{cc}	Напряжение питания	VCCUV+	VCLAMP	B
I _{cc}	Ток питания	Замечание 2	10	mA
V _{vco}	Напряжение на выходе VCO	0	5	B
V _{dim}	Напряжение на выходе DIM	0	5	B
I _{max}	Ток на выходе MAX (значение 3)	-750	0	mA
V _{min}	Напряжение на выходе MIN	1	3	B
R _{fmin}	Сопротивление установки минимальной частоты	10	100	kOm
I _{sd}	Ток на выводе отключения	-1	1	mA
I _{ics}	Ток на выводе контроля тока	-1	1	mA
T _j	Температура перехода	-40	125	°C

Замечание. 1. Должна быть обеспечена величина тока через вывод VCC, достаточная для возможности стабилизации напряжения на этом выводе внутренним диодом Зенера с напряжением 15,6 В. **2.** Вход MAX является источником тока управляемым напряжением. Для обеспечения оптимальной характеристики токового зеркала интерфейса диммига этот ток должен иметь величину в диапазоне от 0 до 750 мкА.

Электрические характеристики

VCC = VBS = VBIAS = 14±0.25B, VCS = 0.5 в, VSD= 0 В, R_{FMIN} = 40.0 кОм, CVCO = 10 нФ, VD_{IM}=0 В, R_{MAX} = 33 кОм, R_{MIN} = 56 кОм, VCPH=0 В, CLO,HO = 1000 пкф, T_A=25 °C, если не оговорены другие условия.

Параметр	Обозначение	T _A =25°C			Ед. изм.	Режим измерения
		Min.	Тип	Max.		
Характеристики питания						
VCCUV+	Порог источника VCC по низкому напряжению при нарастании напряжения	12	12,5	13	B	

VCCHYS	Гистерезис источника VCC при блокировке низкого напряжения	1.5	1.6	1.7		
IQCCUV	Ток покоя в режиме блокировки по низкому напряжению питания	-	200	-	мкА	VCC=10 В
IQCCFLT	Ток покоя в режиме блокировки отказа	-	240	-	мкА	SD=5 В, CS=2 б, или Tj>TSD
IQCCFMIN	Ток питания VCC при FMIN для IR2159	-	5,6	-	мкА	VVCO=0 В
IQCCFMAX	Ток питания VCC при FMAX для IR2159	-	6,6	-	мкА	VVCO=5 В
IQCCFMIN	Ток питания VCC при FMIN для IR21591	-	5,4	-	мкА	VVCO=0 В
IQCCFMAX	Ток питания VCC при FMAX для IR21591	-	6,8	-	мкА	VVCO=5 В
VCLAMP	Напряжение стабилизации VCC диодом Зенера	14,5	15,6	16,5	В	ICC=10 мА
Характеристики источника с плавающим выходом						
IQBS0	Ток покоя источника VBS	-	0	-	мкА	VHO=VS
IQVBS1	Ток покоя источника VBS	-	30	-	мкА	VHO=VB
VBSMIN	Минимум напряжения VBS, требуемого для надежной работы выхода HO	-	4	5	В	
ILK	Ток утечки источника смещения	-	-	50	мкА	VB=VS=600 В
Характеристики входа/выхода генератора						
FVCO	Частота ГУН IR2159	-	25	-	КГц	VVCO=0 В, RFMIN=39 кОм
		-	95	-		VVCO=5 В, RFMIN=10 кОм
		-	30	-		VVCO=0 В, RFMIN=68 кОм
FVCO	Частота ГУН IR2159	-	230	-		VVCO=5 В, RFMIN=10 кОм
D	Сквозность на выходах драйвера	-	50	-	% В	VVCO=0 В
VVCOFLT	Напряжение на выводе FLT в режиме отказа	-	5	-		
VCT-	Нижний порог изменения напряжения на Ст	-	2	-		
VCTFLT	Напряжение на выходе Ст в режиме блокировки отказа	-	0	-	мВ	SD=5 В, CS=2 б, или Tj>TSD
ICOPH	Разрядный ток на выводе VCO в режиме подогрева	-	1	-	мкА	VCPH < 5 В
IVCODIM	Разрядный ток на выводе VCO в режиме димминга	-	16	-	мкА	VCPH < 5 В
IVCOPK	Амплитуда зарядного тока на выводе VCO	-	60	-	мкА	VCPH<5 В, VCS>VIPH
TDTLO	Пауза на выходе LO IR2159	-	1,8	-	мкс	
TDTHO	Пауза на выходе HO IR2159	-	1,8	-	мкс	
TDTO	Пауза на выходе LO IR21591	-	1,8	-	мкс	
TDTHO	Пауза на выходе HO IR21591	-	1,8	-	мкс	
Выходные характеристики драйвера затвора						
VOL	Выходное напряжение нижнего уровня	-	-	100	мВ нс	VBIAS-VO
VOH	Выходное напряжение нижнего уровня	-	-	100	мВ нс	VBIAS-VO
tr	Время нарастания при включении	-	-	150	мВ нс	VBIAS-VO
tf	Время спада при выключении			100	нс	
Характеристики подогрева						
ICPH	Зарядный ток на выводе CPH	-	1,3	-	мкА	
VCPHIGN	Пороговое напряжение на выводе CPH в режиме поджига	-	5	-	В	
VCPHCLMP	Напряжение clamp на выводе CPH	-	10	-	В	
IIPH	Ток источника постоянного тока на выводе IPH	-	25	-	мкА	IIPH=1/RFMIN
VCSTH	Пороговое напряжение регулирования пикового тока подогрева	-	0,7	-	В	VCSTH=IIPH x RFMIN
VCPHFLT	Напряжение на выводе CPH в режиме отказа или блокировки по низкому напряжению питания	-	0	-	В	SD=5 В или Cы=2 В или Tj>TSD
Характеристики поджига						

VCSTH	Пороговое напряжение по пиковому току перегрузки	-	1,6	-	В	VCPH<5 В
Характеристики схемы защиты						
VSDTH+	Пороговое напряжение на выводе отключения по нарастающему напряжению	-	2	-	В	
VWDCTH+	Пороговое напряжение по нарастающему напряжению на выводе VDC	-	5,1	-	В	
VDHYS	Гистерезис на выводе SD	-	150	-	мВ	
VWDCHYS	Гистерезис на выводе VDC		2,1		В	
VSDCLMP	Напряжение clamp на выводе SD	-	7,6	-	В	ISD=100mA
VCSTH	Пороговое напряжение защелки по пиковому току перегрузки	-	1,6	-	В	
TSD	Температура выключения по перегреву перехода	-	165	-	°C	
Фазовое управление						
VCSTHZX	Пороговое напряжение при переходе через ноль		0		В	
KFB	Внутренний резистор FB контроля фазы		5,7		кОм	
TBlank	Внутреннее время бланкирования при переходе через ноль		400		нс	
Интерфейс димминга						
VDIMOFF	Напряжение offset на выводе DIM	-	0,5	-	В	
VDIM	Диапазон входного напряжения на выводе DIM	0	-	5	В	
VMINMIN	Минимальное напряжение установки на входе MIN	-	1	-	В	VDIM=5 В
VMINMAX	Максимальное напряжение установки на входе MIN	-	3	-	В	VDIM=5 В
VDIMTH	Пороговое напряжение ГУН для IR2159	-	0,5	3	В	
VDIMTH	Пороговое напряжение ГУН для IR2159	-	1,1	3	В	
Интерфейс димминга						
VFMIN	Напряжение на выводе FMIN при нормальной работе	-	5,1	-	В	
VFMINFLT	Напряжение на выводе FMIN при отказе	-	0		В	SD=5 В или CS=2 В или Tj>TSD

Замечание. При обнаружении состояния перегрева ($T_j > 175^\circ\text{C}$) ИС защелкивается. Чтобы произвести переустановку этой защелки при блокировке отказа, на выводе SD должен быть установлен высокий, а затем низкий уровень, или напряжение источника VCC ИС должно быть уменьшено до уровня ниже порогового уровня блокировки по низкому напряжению (VCCUV-).

5. Типовая схема включения и порядок работы

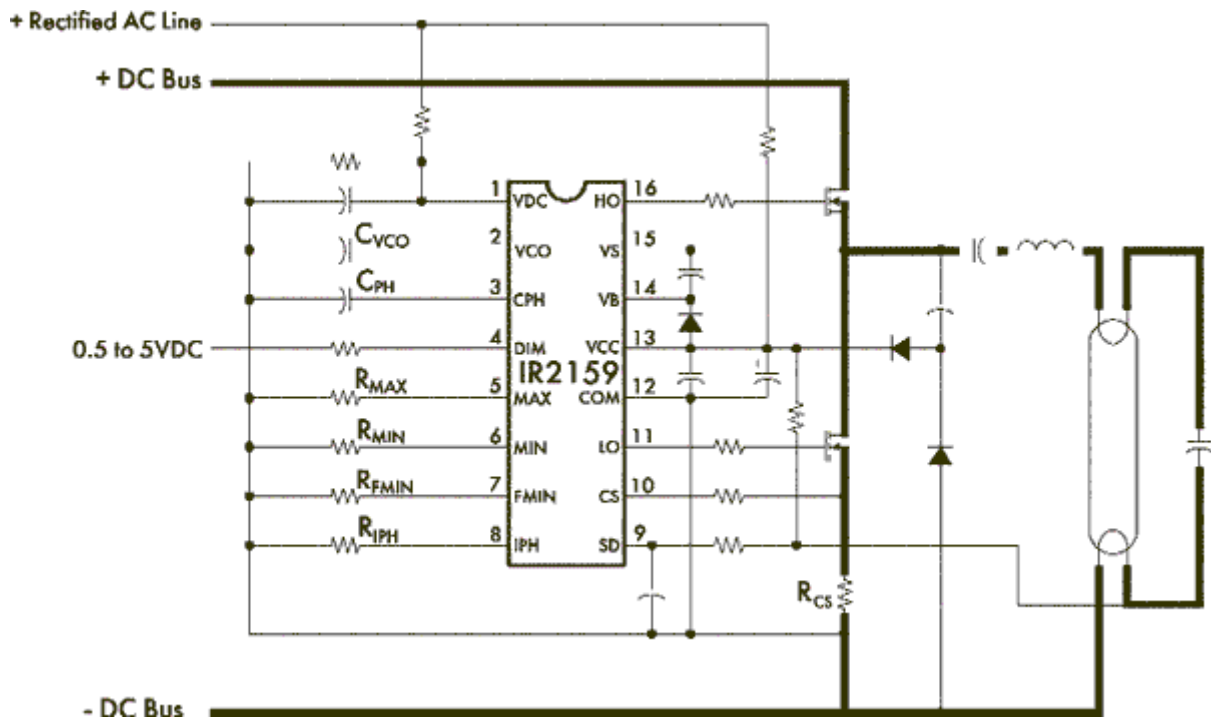


Рис. 9. Схема включения IR2159

Типовая схема включения IR2159 для варианта балласта с одной люминесцентной лампой приведена на рис. 9. Функциональная схема ИС представлена на рис. 10.

Для обеспечения быстрого старта флуоресцентных ламп в ИС IR2159 используется последовательность управления, позволяющая обеспечить последовательное снижение частоты генерации при смене режимов работы — старта, подогрева, поджига, димминга. Подобный закон изменения частоты рекомендуется для ламп таких типов, где частота поджига находится слишком близко от частоты запуска для обеспечения надежного зажигания лампы при всех допусках на производимые компоненты резонансного LC-контура.

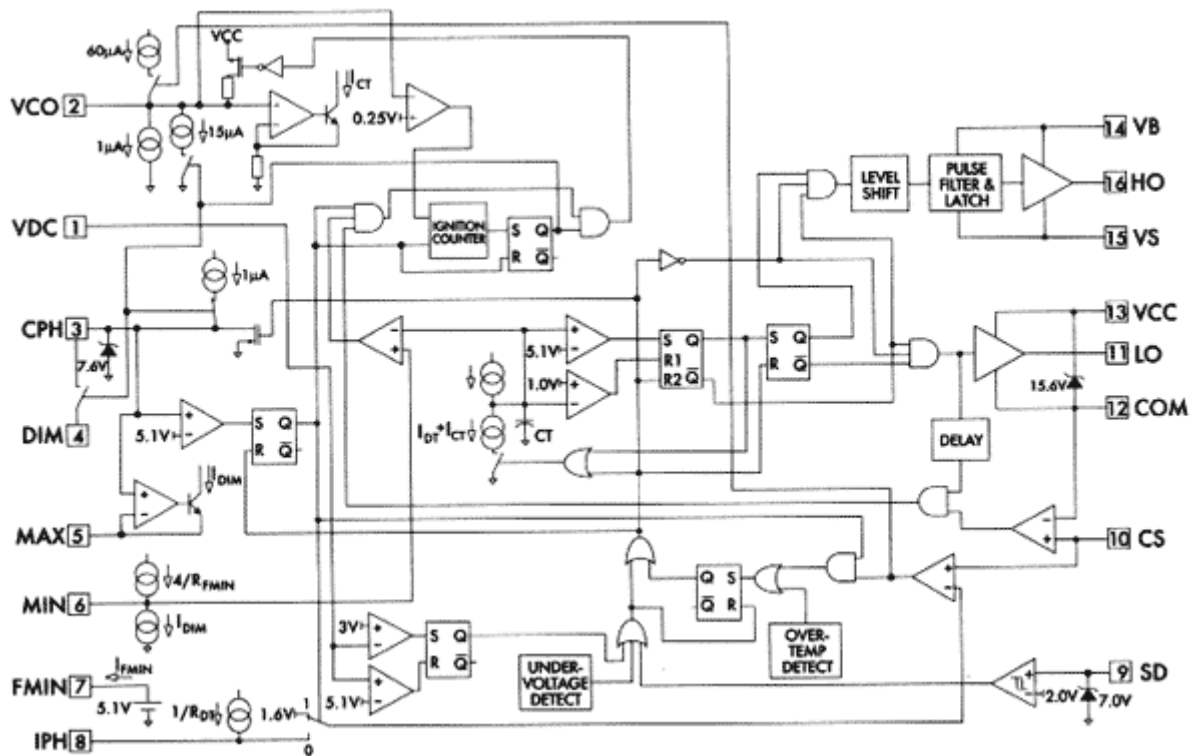


Рис. 10. Функциональная схема IR2159

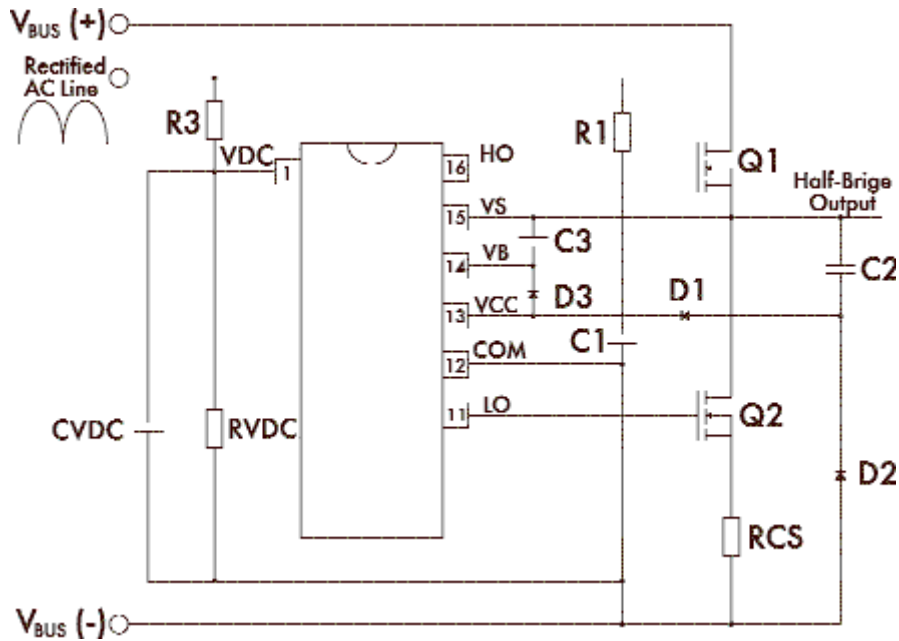


Рис. 11. Узел диммера, обеспечивающий режим старта

Функционирование ИС IR2159/IR21591 в режимах старта, подогрева, поджига и димминга происходит следующим образом.

Режим блокировки при низком напряжении сети

Этот режим работы ИС гарантирует ее готовность к работе до активации драйверов и микромощное потребление в режиме старта (ток менее 200 мкА). На рис. 11 изображены выводы ИС и навесные элементы, участвующие в работе во время этого режима (R1, C1, C2, D1, D2). Конденсатор C1 заряжается выпрямленным напряжением сети через резистор R1. Когда напряжение на нем превысит порог, необходимый для старта, а напряжение на выводе VDC — 5,1 В, ИС включается, и на выводах LO, HO появляются управляющие импульсы с выхода внутреннего генератора ИС. Конденсатор C1 начинает разряжаться вследствие возрастания тока потребления ИС (рис. 12).

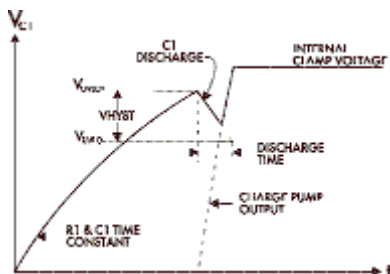


рис. 12. Напряжение на конденсаторе C1

Во время цикла разряда выпрямленный ток зарядового насоса заряжает конденсатор C1 до уровня выше минимального рабочего напряжения ИС (определяемого внутренним диодом Зенера) 15,6 В. Бутстрепный диод D3 и конденсатор C3 обеспечивают напряжение питания для цепи драйвера верхнего уровня. Для гарантирования того, что этот источник питания готов к работе, до появления первого импульса на выходе HO появляется импульс на выводе LO. Во время режима блокировки при пониженном напряжении потенциалы на выходах драйверов верхнего и нижнего уровней имеют низкий уровень, вывод VCO подсоединен

ко внутреннему источнику напряжения 5 В, устанавливая максимальную частоту в режиме старта, а вывод CPN закорочен внутри ИС на вывод COM, устанавливая время подогрева. Для возникновения генерации на выходах HO и LO напряжение на выводах VCC и VDC должно быть выше 5,1 В. Делитель R3, RVDC выпрямленного напряжения сети соединен со входом VDC и формирует напряжение, которое сравнивается с величиной порога пониженного напряжения сети.

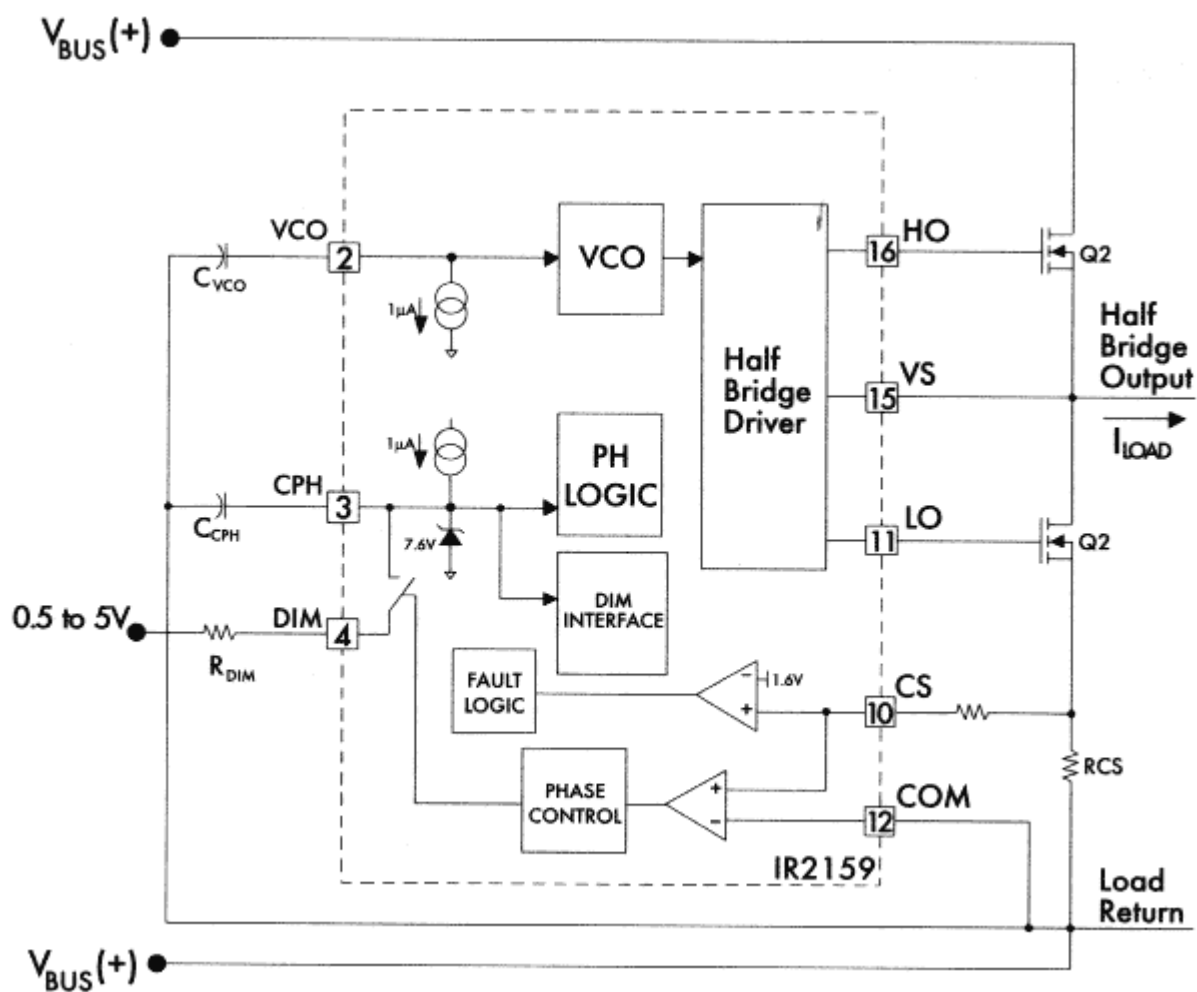


Рис. 13. Узел, обеспечивающий режим подогрева

Величина емкости фильтрующего конденсатора выбирается так, чтобы исключить возможность превышения порога 3 В при пониженном напряжении сети. Такой контроль необходим из-за возможности погасания лампы прежде, чем в ИС будет установлен соответствующий режим работы (такая ситуация получила название brown-out). Подобная ситуация может возникнуть, когда напряжение шины постоянного тока упадет до уровня ниже минимального уровня, необходимого для поддержания нужного напряжения на лампе конденсатором колебательного контура. Заблаговременное обнаружение ситуации такого рода обеспечивает штатный режим выключения ИС прежде снижения напряжения на шине постоянного тока ниже допустимого и перевод ИС в режим подогрева при повышении напряжения на шине постоянного тока до допустимой величины.

Режим подогрева

В режим подогрева ИС переходит, когда напряжение на выводе VCC превысит порог UVLO+ и напряжение на выводе VDC превысит 5,1 В. Внутренний генератор запускается на максимальной частоте, и на выходах HO, LO появляются последовательности импульсов с 50%-й скважностью и паузой на переключение 2 мкс, установленной внутри ИС. Вывод CPH отсоединен от вывода COM, и внутренний источник тока (рис. 13) линейно заряжает ток 1 мкА внешний времязадающий конденсатор, соединенный с выводом CPH.

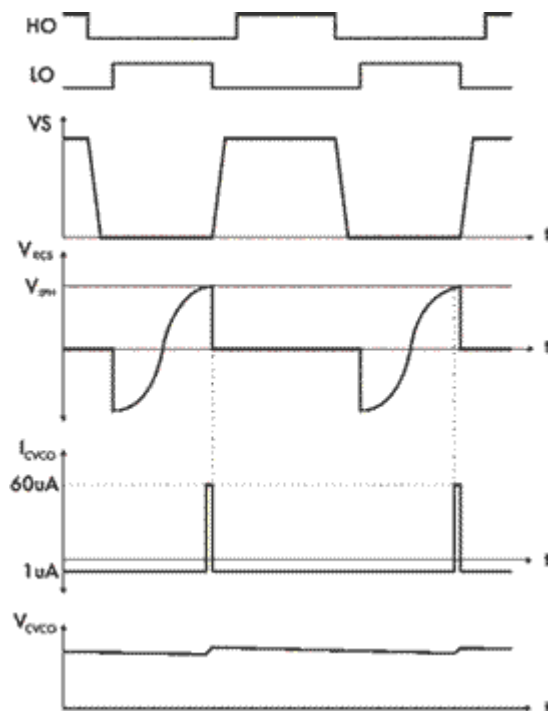


Рис. 14. Временные диаграммы регулирования пикового тока нагрузки

Внутренний источник тока 1 мкА медленно разряжает внешний конденсатор, соединенный с выводом VCO. Это вызывает снижение частоты, что при работе на частотах выше резонанса влечет повышение тока нагрузки. Когда пиковое напряжение, измеренное на выводе CS, созданное частью тока нагрузки, протекающей через внешний резистор RCS, достигнет уровня напряжения на выводе IPH, внутренний источник тока 60 мкА подсоединяется к выводу VCO и конденсатор заряжается (рис. 14). Это заставляет частоту расти, а ток нагрузки уменьшаться. Когда напряжение на выводе CS становится ниже, чем на выводе IPH, источник 60 мкА отсоединяется и частота снова снижается. Эта обратная связь регулирует ток подгрева так, чтобы он соответствовал запрограммированному по входу IPH значению в течение всего режима подгрева.

Режим поджига

ИС переходит в режим поджига, когда напряжение на выводе CPH достигает 5 В. Режим поджига инициализируется по мере того, как конденсатор на выводе VCO линейно разряжается через внутренний источник тока 1 мкА (рис. 15). Частота линейно снижается в сторону резонансной частоты выходного каскада, имеющего высокую добротность Q, вызывая повышение напряжения на лампе и тока нагрузки (рис. 16). Частота повышается до тех пор, пока не произойдет поджиг лампы или не будет достигнуто ограничение по току для IR2159. В последнем случае ИС переходит в режим работы в случае отказа.

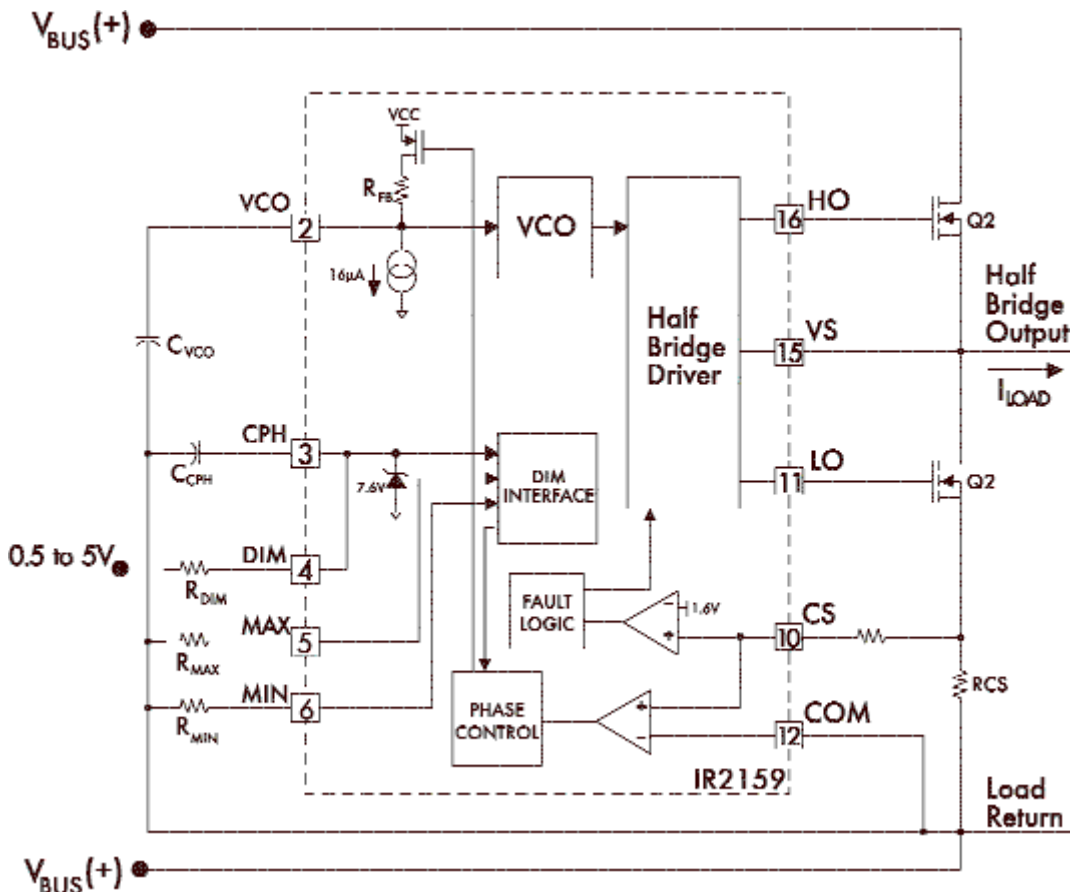


Рис. 15. Узел, обеспечивающий режим поджига

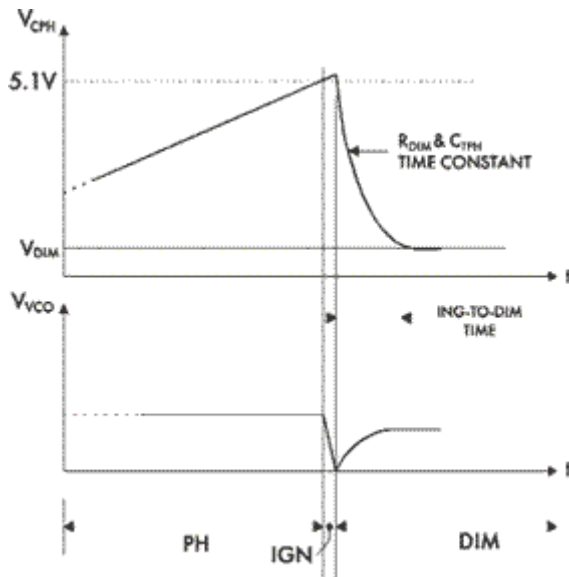


Рис. 16. Временные диаграммы для режима поджига

Пороговое напряжение 1,6 В, установленное в ИС по входу CS, и номинал резистора RCS, соединенного со входом CS, определяют максимально допустимую величину пикового тока поджига (и как следствие, напряжения поджига). Пиковый ток поджига не должен превосходить допустимых величин токов для транзисторов выходного каскада и не должен ни при каких условиях насыщать дроссель резонансного контура. После поджига лампы частота продолжает снижаться до тех пор, пока напряжение на выводе VCO не достигнет уровня напряжения VDIMTH, соответствующего минимальной рабочей частоте, установленной по входу FMIN внешним резистором. Контур фазового управления замыкается, и ИС переходит в режим димминга. Процесс перехода от поджига к диммингу является управляемым. На рис. 16 ему соответствует интервал времени IGN-TO-DIM.

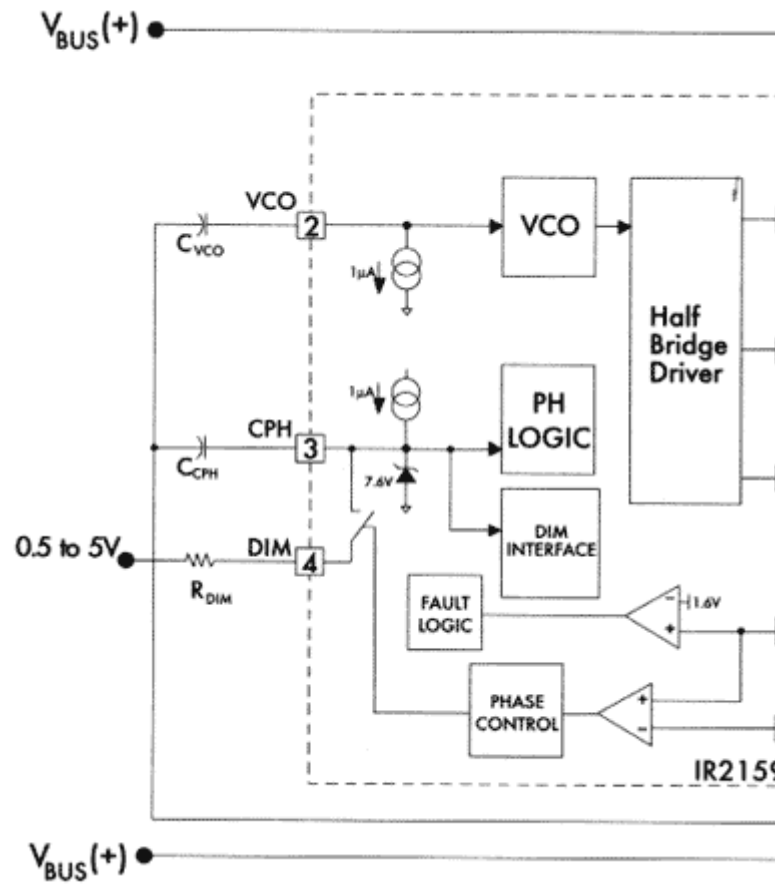


Рис. 17. Узел, обеспечивающий режим димминга

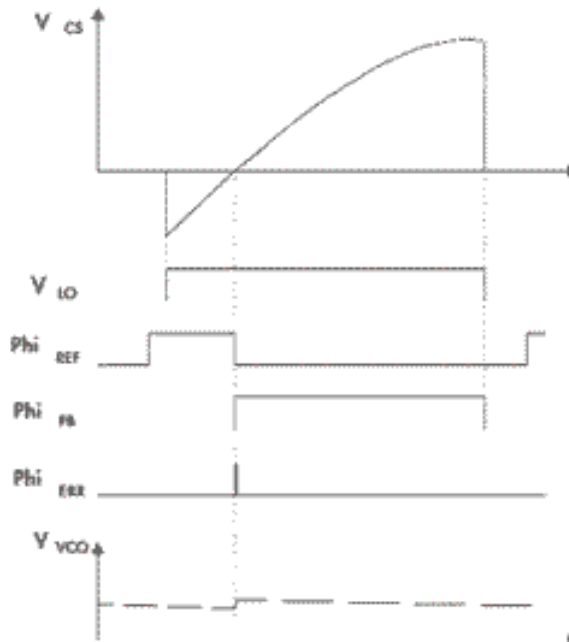


Рис. 18. Временные диаграммы для режима фазового управления

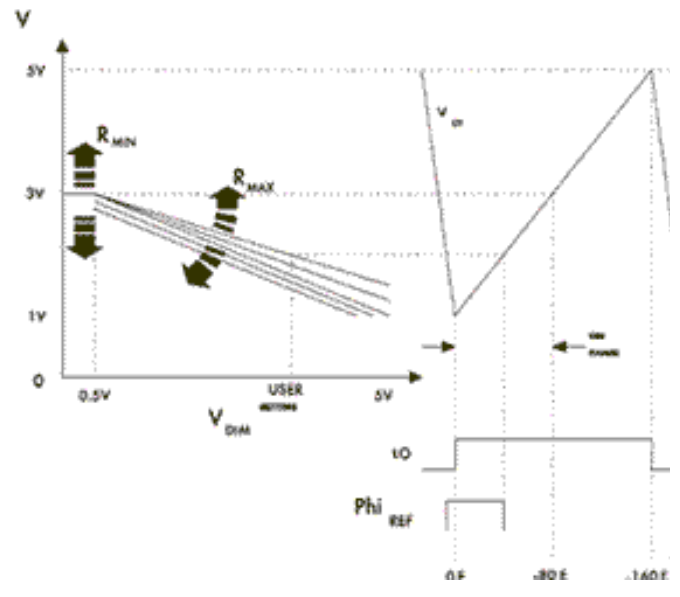


Рис. 19. Принцип работы интерфейса димминга

С целью исключения перехода из одного режима в другой при отсутствии поджига в ИС предусмотрен контроль поджига по изменению фазы в течение 10 циклов работы ГУН (счетчик Ignition Counter на рис. 10), прежде чем выдается разрешение на переход к диммингу.

Для обеспечения надежного поджига резистором по входу FMIN следует установить частоту на 5 кГц ниже частоты поджига либо частоты, соответствующей 100 % яркости (в зависимости от того, какая из них ниже). Для управления процессом перехода из режима поджига в режим фазового управления, или, что то же самое, от максимальной яркости к яркости, установленной по входу управления, вывод DIM подсоединяется к выводу CPH при переходе в режим фазового управления.

Резистор RDIM на входе DIM разряжает конденсатор на входе CPH до уровня напряжения, установленного для режима димминга. Резистор может быть выбран так, чтобы переход из режима в режим был скорым с минимальным числом видимых вспышек лампы сразу после поджига, либо, наоборот, чтобы яркость до желаемой величины снижалась плавно. Однако, если время перехода от поджига к диммингу будет выбрано слишком малым, реакция (изменение частоты) может оказаться более короткой, чем постоянная времени ионизации лампы (миллисекунды). Это может привести к росту частоты выше значения, соответствующего минимальной яркости, то есть к погасанию лампы.

Конденсатор по входу CPH выполняет несколько функций. Он используется для установки времени подогрева, формирования совместно с RDIM режима перехода от поджига к диммингу, а также используется в качестве фильтрующей емкости по выводу DIM в режиме димминга для увеличения устойчивости к высокочастотным шумам и для снижения общего числа компонентов.

Режим димминга

Для регулирования мощности излучения лампы рассогласование между задающей фазой и фазой тока выходного каскада должно заставлять ГУН изменять частоту в нужном направлении, определяемом передаточной функцией выходного каскада, так чтобы ошибка стремилась к нулю.

Внутренний источник тока 15 мкА подсоединен в режиме димминга к выводу VCO (рис. 17) для обеспечения разряда конденсатора C_{vco} и снижения частоты до требуемой величины. По достижении согласованного состояния фазовый детектор каждый раз при возникновении импульса ошибки посылает короткие импульсы на P-канальный МОП-транзистор с открытым стоком, который заряжает конденсатор C_{vco} через внутренний резистор RFB. Это заставляет интегратор по входу VCO поддерживать фазу выходного каскада, в точности соответствующей заданной (рис. 18). ИС IR2159 содержит интерфейс для аналогового управления мощностью лампы.

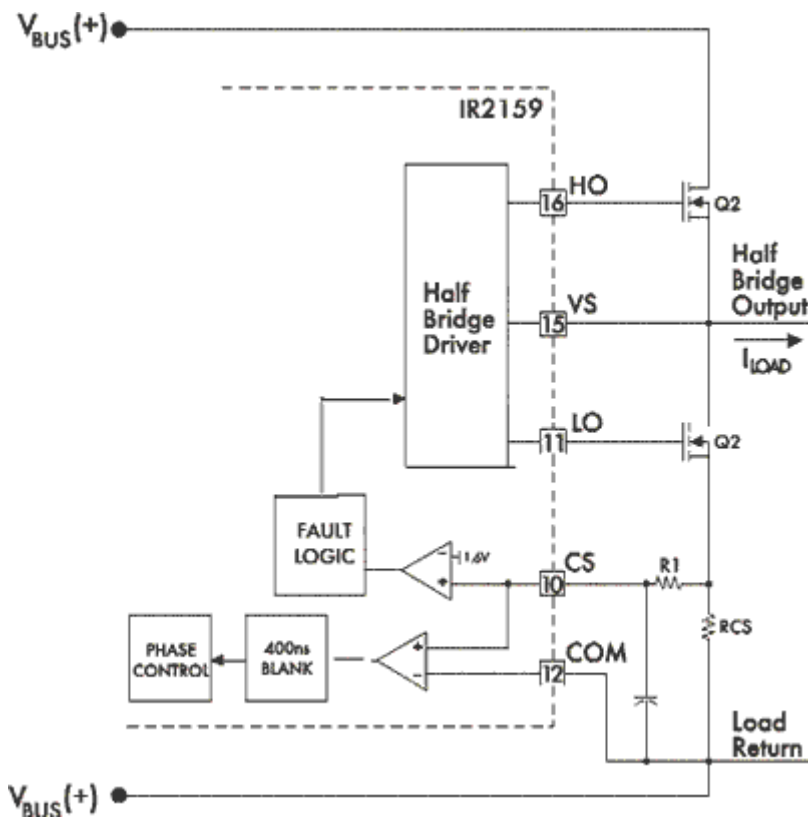


Рис. 20. Узел контроля тока

выводе DIM, а внешний резистор по выводу MIN устанавливает максимальный задающий сдвиг фаз (минимальная мощность на лампе), соответствующий напряжению 0,5 В на выводе DIM.

Для определения момента перехода фазы через ноль и защиты от возможной перегрузки по току в режиме димминга используется узел обратной токовой связи (рис. 20).

По входу DIM можно устанавливать напряжение постоянного тока в диапазоне от 0,5 до 5 В. Напряжение 5 В соответствует минимальному сдвигу фаз (максимальной мощности на лампе). Выходом интерфейса димминга является напряжение VMIN на выводе MIN, которое сравнивается с напряжением VCT внутреннего времязадающего конденсатора СТ для выработки частотно-независимого цифрового сигнала задающей фазы (рис. 19).

Время заряда времязадающего конденсатора от 1 до 5,1 В определяет время нахождения во включенном состоянии выходных драйверов затворов верхнего HO и нижнего LO уровней, и соответствует возможному сдвигу фазы тока нагрузки -1800 (минус пауза на переключение). Для диапазона от 0 до -900 напряжение на выводе MIN ограничивается диапазоном напряжений от 1 до 3 В, устанавливаемым по входам MIN и MAX. Внешний резистор программирует по выводу MAX минимальный задающий сдвиг фаз (максимальная мощность на лампе), соответствующий напряжению 5 В на

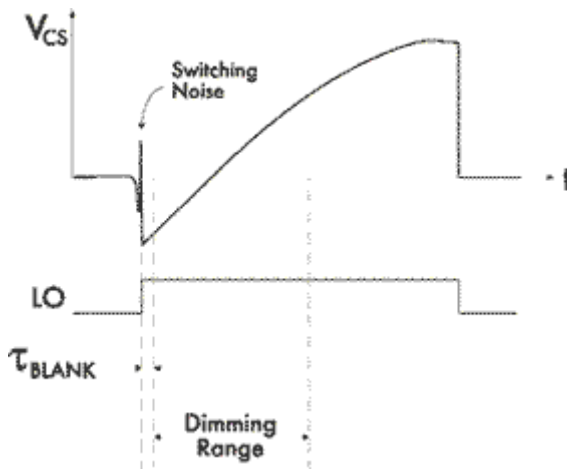


Рис. 21. Временная диаграмма контроля тока

Для исключения влияния шумов переключения, которые могут возникнуть при включении ключа нижнего уровня полумоста выходного каскада, цифровой токочувствительный контур бланкирует сигнал с компаратора, обнаруживающего момент перехода через ноль, на 400 нс после появления сигнала высокого уровня на выводе LO (рис. 21). Это немного сужает диапазон димминга при минимальном сдвиге фаз (максимальной мощности рассеивания на лампе). Внешний программирующий резистор по входу MAX должен быть выбран так, чтобы интервал бланкирования был отделен от интервала, соответствующего минимальному сдвигу фаз. Последовательный резистор R1 необходим для ограничения полного тока, вытекающего из вывода CS, когда напряжение на RCS падает ниже -0,7 В. Фильтрующий конденсатор по выводу CS используется для уменьшения влияния прочих источников асинхронных шумов.

Режим работы при обнаружении отказа

В режиме димминга контур регулирования пикового тока, используемый в режимах подогрева и поджига, неактивирован. В случае переключения не при нулевом напряжении на выходе полумостовой схемы могут возникнуть всплески тока большой амплитуды (рис. 22). Перегорание нити, деградация лампы в конце срока службы, удаление лампы или слишком короткая пауза переключения могут вызвать переход в режим жесткого переключения.

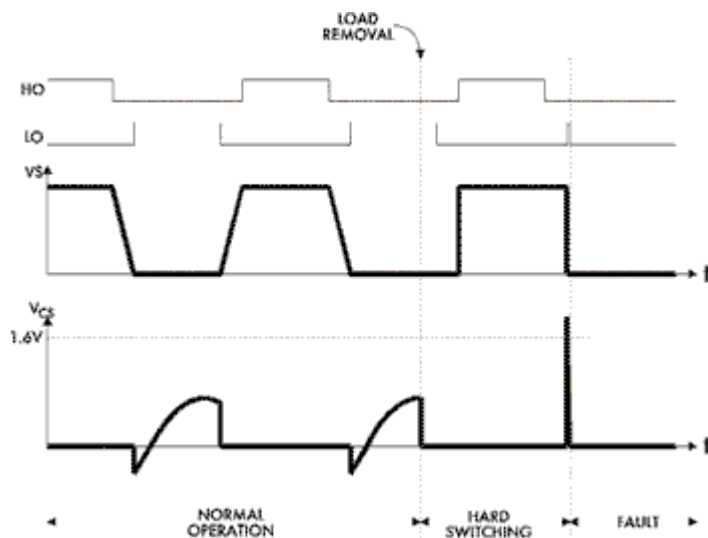


Рис. 22. Временные диаграммы для режимов нормального и жесткого переключения

Если пиковое напряжение на выводе CS в режиме димминга превысит 1,6 В, ИС переходит в режим работы при отказе, и драйверы верхнего и нижнего ключей выключаются. Если напряжение питания на выводе VCC становится равным или ниже напряжения на выводе CS, ИС переходит в режим подогрева.

6. Проектирование высокочастотного балласта на базе ИС IR2159

Требования к лампе

До начала выбора элементов выходного каскада и вычисления рабочих точек должны быть определены следующие требования к лампе:

- ток предварительного подогрева нити (I_{ph}),
- время предварительного подогрева (t_{ph}),
- максимальное напряжение лампы в режиме подогрева ($V_{ph\ max}$),
- напряжение поджига лампы (V_{ign}),
- мощность на лампе при 100 % яркости ($P_{100\ %}$),
- напряжение на лампе при 100 % яркости ($V_{100\ %}$),
- мощность на лампе при 1 % яркости ($P_{1\ %}$),
- напряжение на лампе при 1 % яркости ($V_{1\ %}$),
- минимальный ток подогрева катода ($I_{Cath\ min}$).

Выбор элементов выходного каскада

Номиналы элементов выходного каскада (L,C) и положение рабочих точек связаны между собой приведенными ниже уравнениями.

Для заданных величин L,C, входного напряжения V_{in} и тока подогрева I_{ph} пиковое напряжение подогрева определяется из (5):

Результирующая рабочая частота в режиме подогрева определяется из (6):

Результирующая рабочая частота в режиме поджига определяется из (7):

Полный ток нагрузки во время поджига определяется из (8):

Рабочая частота при максимальной мощности на лампе определяется из (9):

Ток подогрева катода при минимальной мощности лампы определяется из (10):

Итерационный процесс расчета номинальных значений L и C продолжается до тех пор, пока не будут удовлетворены следующие ограничения:

$$V_{ph} < V_{ph\ max}$$

$$f_{ph-fign} > 5\ \text{кГц}$$

$$I_{ign} < I_{ign\ max}$$

$$I_{Cath\ 1\%} > I_{Cath\ min}$$

Программирование IR2159 и определение номиналов навесных элементов

Для программирования интерфейса димминга ИС должна быть определена фаза тока выходного каскада при минимальной и максимальной мощностях на лампе. Используя (2, 3) и определенные при расчете величины L,C, можно вычислить минимальную и максимальную величины фазы. Номинал балластного резистора R1 (см. рис. 12), подающего выпрямленное напряжение сети на вывод VCC, определяется как (11):

Номиналы резисторов делителя выпрямленного напряжения сети для питания вывода VDC (резистор R3 установлен между шиной выпрямленного напряжения сети и выводом VDC, резистор RVDC установлен между минусовой шиной постоянного тока и выводом VDC, см. рис. 12) должны быть такими, чтобы напряжение на выводе VDC после подачи питания было выше 5,1 В и выполнялось соотношение (12)

Номиналы навесных элементов, подключенных к программирующим входам ИС, могут быть определены следующим образом (13–18)

Заключение

В силу своих преимуществ ИС IR2159, IR21591 претендуют на роль лидеров среди контроллеров современных высокочастотных электронных балластов с управляемой мощностью излучения лампы.

Их внедрение открывает путь к созданию диммеров нового поколения — высокоточных, с широким диапазоном регулирования мощности, компактных, высоконадежных и с более низкой ценой. Это дает возможность применять их в осветительной технике для решения широкого круга задач.

Помимо рассмотренной типовой схемы включения, эти контроллеры могут быть применены не только в

распространенных схемах, где используется различное соединение флуоресцентных ламп, но и для управления лампами других типов, например натриевыми.

Литература

1. IR2159/IR21591. Dimming ballast control IC, International Rectifier, Data Sheet PD60169-C
2. Ribarich T., Ribarich J. A new control method for dimmable high-frequency electronic ballasts. in IEEE-IAS Conf.Rec., 1998.
3. Башкиров В. IR21571-контроллер электронных балластов нового поколения. Компоненты и технологии, № 7, 2000.